



BAZA MATERIALĂ A LABORATORULUI DE
sisteme microelectronice (LSME)/ Microchip
aferent disciplinei Tehnici de proiectare pentru structuri VLSI

Informații laborator

- Indicativ sală: **B120**
- Categorie laborator: **Tehnologic**
- Suprafața laboratorului este de aproximativ: **40.00 m²**
- Volumul laboratorului este de aproximativ: **120.00 m³**
- Laboratorul poate deservi până la: **20 studenți**

Resurse

Teme de laborator

- Introducere Suita Cadence
- Modelul RC al timpilor de propagare
- Efortul logic al drumurilor critice în circuitele VLSI
- Calculul puterii dinamice în circuitele VLSI
- Calculul puterii statice în circuitele VLSI
- Calculul efortului logic al drumurilor critice împreună cu interconexiuni în circuitele VLSI
- Funcționalitatea și calculul stabilității în celulele de memorie SRAM

Discipline deservite

- Instrumente software pentru microelectronică (Microelectronică, Optoelectronică și Nanotehnologii - MON, Licență, Anul 3, Semestrul 2)
- Tehnici de proiectare pentru structuri VLSI (Microelectronică, Optoelectronică și Nanotehnologii - MON, Licență, Anul 4, Semestrul 1)
- Bazele tehnologice ale microelectronicii (Microelectronică, Optoelectronică și Nanotehnologii - MON, Licență, Anul 4, Semestrul 1)
- Blocuri analogice (Microelectronică Avansată - AM, Masterat, Anul 1, Semestrul 1)
- Instrumente software pentru proiectarea circuitelor integrate (Microelectronică Avansată - AM, Masterat, Anul 1, Semestrul 1)