Universitatea Naţională de Ştiinţă şi Tehnologie Politehnica Bucureşti

Facultatea de Electronică, Telecomunicaţii şi

Tehnologia Informaţiei

BAZA MATERIALĂ A LABORATORULUI DE

testare si validare a dispozitivelor si circuitelor integrate

aferent disciplinei Testare şi instrumentaţie virtuală în microelectronică

Informaţii laborator

- Indicativ sală: **B217**
- Categorie laborator: **Tehnologic**
- Suprafaţa laboratorului este de aproximativ: **40.00 m^2**
- Volumul laboratorului este de aproximativ: **120.00 m^3**
- Laboratorul poate deservi până la: **15 studenţi**

Resurse

Teme de laborator

- Familiarizarea cu mediul de programare pentru controlul intrumentaţei de măsură
- Proiectarea şi automatizarea unui test pentru achiziţionarea caracteristicii de transfer în regim continuu pentru sistem analogic
- Proiectarea şi automatizarea unui test pentru generarea şi achiziţia semnalelor de test în regim dinamic. Caracterizarea automată a unui filtru de frecvenţă
- Proiectarea şi automatizarea de teste specifice caracterizării amplificatoarelor operaţionale
- Colocviu final de laborator

Discipline deservite

- Instrumentaţie virtuală (Ingineria Informaţiei - INF, Licenţă, Anul 3, Semestrul 1)
- Testare şi instrumentaţie virtuală în microelectronică (Microelectronică, Optoelectronică şi Nanotehnologii - MON, Licenţă, Anul 4, Semestrul 1)
- Testarea automată şi validarea circuitelor integrate (Microelectronică, Optoelectronică şi Nanotehnologii - MON, Licenţă, Anul 4, Semestrul 2)
- Testare si testabilitate (Microsisteme - MS, Masterat, Anul 1, Semestrul 2)
- Instrumentaţie virtuală (Ingineria Informaţiei - INF, Licenţă, Anul 3, Semestrul 1)
- Testare şi instrumentaţie virtuală în microelectronică (Microelectronică, Optoelectronică şi Nanotehnologii - MON, Licenţă, Anul 4, Semestrul 1)
- Testarea automată şi validarea circuitelor integrate (Microelectronică, Optoelectronică şi Nanotehnologii - MON, Licenţă, Anul 4, Semestrul 2)
- Testare si testabilitate (Microsisteme - MS, Masterat, Anul 1, Semestrul 2)