Universitatea Naţională de Ştiinţă şi Tehnologie Politehnica Bucureşti

Facultatea de Electronică, Telecomunicaţii şi

Tehnologia Informaţiei

BAZA MATERIALĂ A LABORATORULUI DE

testare si validare a dispozitivelor si circuitelor integrate

aferent disciplinei Testare si testabilitate

Informaţii laborator

- Indicativ sală: **B217**
- Categorie laborator: **Tehnologic**
- Suprafaţa laboratorului este de aproximativ: **40.00 m^2**
- Volumul laboratorului este de aproximativ: **120.00 m^3**
- Laboratorul poate deservi până la: **15 studenţi**

Resurse

Teme de laborator

- Implementarea principiilor de testare pe o serie de dispozitive şi circuite electronice

Discipline deservite

- Instrumentaţie virtuală (Ingineria Informației - INF, Licență, Anul 3, Semestrul 1)
- Testare şi instrumentație virtuală în microelectronică (Microelectronică, Optoelectronică şi Nanotehnologii - MON, Licență, Anul 4, Semestrul 1)
- Testarea automată și validarea circuitelor integrate (Microelectronică, Optoelectronică şi Nanotehnologii - MON, Licență, Anul 4, Semestrul 2)
- Testare si testabilitate (Microsisteme - MS, Masterat, Anul 1, Semestrul 2)
- Instrumentaţie virtuală (Ingineria Informației - INF, Licență, Anul 3, Semestrul 1)
- Testare şi instrumentație virtuală în microelectronică (Microelectronică, Optoelectronică şi Nanotehnologii - MON, Licență, Anul 4, Semestrul 1)
- Testarea automată și validarea circuitelor integrate (Microelectronică, Optoelectronică şi Nanotehnologii - MON, Licență, Anul 4, Semestrul 2)
- Testare si testabilitate (Microsisteme - MS, Masterat, Anul 1, Semestrul 2)