



BAZA MATERIALĂ A LABORATORULUI DE
calculatoare

aferent disciplinei Circuite integrate digitale

Laborator dotat din proiectul CERN-ATLAS. Utilizat pentru discipline de programare, electronică digitală, și pentru programele de masterat ACES și AM.

Informații laborator

- Indicativ sală: **A413**
- Categorie laborator: **Tehnologic**
- Suprafața laboratorului este de aproximativ: **40.00 m²**
- Volumul laboratorului este de aproximativ: **120.00 m³**
- Laboratorul poate deservi până la: **19 studenți**

Resurse

- 19 + 1 calculatoare HP All-In-One (OS: Ubuntu Linux)
- 19 + 1 plăci de dezvoltare FPGA Boolean - Basys2
- Whiteboard
- Televizor
- Router WiFi + Firewall configurabil
- Aer condiționat

Teme de laborator

- Generare de forme de unda
- Instantiere și porți logice
- Circuite combinatoriale elementare
- Alte circuite combinatoriale
- Exerciții cu circuite combinatoriale
- Lucrarea 1 - circuite combinatoriale
- Circuite secvențiale elementare
- Registre și memorii RAM
- Numaratorul
- Aplicații cu numărătoare
- Automate finite
- Exerciții cu circuite secvențiale
- Lucrarea 2 - circuite secvențiale
- Circuite digitale complexe

Discipline deservite

- Programarea calculatoarelor și limbaje de programare 1 (Electronică aplicată - ELAen, Licență, Anul 1, Semestrul 1)
- Programarea calculatoarelor și limbaje de programare 2 (Electronică aplicată - ELAen, Licență, Anul 1, Semestrul 2)
- Structuri de date și algoritmi (Electronică aplicată - ELAen, Licență, Anul 2, Semestrul 1)



Universitatea Națională de Știință și Tehnologie Politehnica București
Facultatea de Electronică, Telecomunicații și
Tehnologia Informației



- Circuite integrate digitale (Rețele și Software de Telecomunicații - RST, Licență, Anul 2, Semestrul 2)
- Arhitectura sistemelor de calcul (Microelectronică, Optoelectronică și Nanotehnologii - MON, Licență, Anul 4, Semestrul 1)