Universitatea Naţională de Ştiinţă şi Tehnologie Politehnica Bucureşti

Facultatea de Electronică, Telecomunicaţii şi

Tehnologia Informaţiei

BAZA MATERIALĂ A LABORATORULUI DE

calculatoare

aferent disciplinei Verificare în proiectarea circuitelor

Laborator dotat de compania SystemPlus şi din proiectul CERN-ATLAS. Utilizat pentru discipline de programare, electronică digitală, și pentru programele de masterat ACES și AM.

Informaţii laborator

- Indicativ sală: **A414**
- Categorie laborator: **Tehnologic**
- Suprafaţa laboratorului este de aproximativ: **58.80 m^2**
- Volumul laboratorului este de aproximativ: **176.40 m^3**
- Laboratorul poate deservi până la: **32 studenţi**

Resurse

- 32 + 1 calculatoare HP All-In-One (OS: Ubuntu Linux)
- 32 + 1 plăci de dezvoltare FPGA Boolean - Basys2
- Whiteboard
- Proiector
- Router WiFi + Firewall configurabil

Teme de laborator

- Introducere si familiarizarea cu resursele folosite, lucru individual
- Studiul documentatiei, definirea planului de verificare, lucru individual
- Implementarea modulului top si a interfetei, lucru individual
- Sequence si sequence item, randomizare, lucru individual
- Implementarea unui test, lucru individual
- Implementarea unui agent, lucru individual
- Implementarea scoreboard si golden model, SVA, lucru individual
- Elemente de coverage si analiza rezultatelor, lucru individual
- Evaluarea proiectelor

Discipline deservite

- Verificare în proiectarea circuitelor (Electronică aplicată - ELA, Licenţă, Anul 3, Semestrul 1)
- Programarea calculatoarelor şi limbaje de programare 1 (Electronică aplicată - ELAen, Licenţă, Anul 1, Semestrul 1)
- Programarea calculatoarelor şi limbaje de programare 2 (Electronică aplicată - ELAen, Licenţă, Anul 1, Semestrul 2)
- Structuri de date şi algoritmi (Electronică aplicată - ELAen, Licenţă, Anul 2, Semestrul 1)
- Circuite integrate digitale (Electronică aplicată - ELAen, Licenţă, Anul 2, Semestrul 2)
- Circuite integrate digitale (Tehnologii şi Sisteme de Telecomunicaţii - TST, Licenţă, Anul 2, Semestrul 2)
- Circuite integrate digitale (Tehnologii şi Sisteme de Telecomunicaţii - TSTen, Licenţă, Anul 2, Semestrul 2)

- Electronică digitală (Ingineria Informaţiei - INF, Licenţă, Anul 2, Semestrul 2)
- Circuite integrate digitale (Rețele și Software de Telecomunicaţii - RST, Licenţă, Anul 2, Semestrul 2)
- Procesare digitală în microsisteme (Microsisteme - MS, Masterat, Anul 1, Semestrul 1)
- Proiectare digitală avansată (Microelectronică Avansată - AM, Masterat, Anul 1, Semestrul 2)
- Verificare funcțională (Calcul Avansat în Sisteme Embedded - ACES, Masterat, Anul 1, Semestrul 1)
- Verificare în proiectarea circuitelor (Electronică aplicată - ELA, Licenţă, Anul 3, Semestrul 1)
- Programarea calculatoarelor și limbaje de programare 1 (Electronică aplicată - ELAen, Licenţă, Anul 1, Semestrul 1)
- Programarea calculatoarelor și limbaje de programare 2 (Electronică aplicată - ELAen, Licenţă, Anul 1, Semestrul 2)
- Structuri de date și algoritmi (Electronică aplicată - ELAen, Licenţă, Anul 2, Semestrul 1)
- Circuite integrate digitale (Electronică aplicată - ELAen, Licenţă, Anul 2, Semestrul 2)
- Circuite integrate digitale (Tehnologii şi Sisteme de Telecomunicaţii - TST, Licenţă, Anul 2, Semestrul 2)
- Circuite integrate digitale (Tehnologii şi Sisteme de Telecomunicaţii - TSTen, Licenţă, Anul 2, Semestrul 2)
- Electronică digitală (Ingineria Informaţiei - INF, Licenţă, Anul 2, Semestrul 2)
- Circuite integrate digitale (Rețele și Software de Telecomunicaţii - RST, Licenţă, Anul 2, Semestrul 2)
- Procesare digitală în microsisteme (Microsisteme - MS, Masterat, Anul 1, Semestrul 1)
- Proiectare digitală avansată (Microelectronică Avansată - AM, Masterat, Anul 1, Semestrul 2)
- Verificare funcțională (Calcul Avansat în Sisteme Embedded - ACES, Masterat, Anul 1, Semestrul 1)