



BAZA MATERIALĂ A LABORATORULUI DE
calculatoare

afereent disciplinei Verificare în proiectarea circuitelor

Laborator dotat de compania SystemPlus și din proiectul CERN-ATLAS. Utilizat pentru discipline de programare, electronică digitală, și pentru programele de masterat ACES și AM.

Informații laborator

- Indicativ sală: **A414**
- Categorie laborator: **Tehnologic**
- Suprafața laboratorului este de aproximativ: **58.80 m²**
- Volumul laboratorului este de aproximativ: **176.40 m³**
- Laboratorul poate deservi până la: **32 studenți**

Resurse

- 32 + 1 calculatoare HP All-In-One (OS: Ubuntu Linux)
- 32 + 1 plăci de dezvoltare FPGA Boolean - Basys2
- Whiteboard
- Proiector
- Router WiFi + Firewall configurabil

Teme de laborator

- Introducere si familiarizarea cu resursele folosite, lucru individual
- Studiul documentatiei, definirea planului de verificare, lucru individual
- Implementarea modului top si a interfetei, lucru individual
- Sequence si sequence item, randomizare, lucru individual
- Implementarea unui test, lucru individual
- Implementarea unui agent, lucru individual
- Implementarea scoreboard si golden model, SVA, lucru individual
- Elemente de coverage si analiza rezultatelor, lucru individual
- Evaluarea proiectelor

Discipline deservite

- Verificare în proiectarea circuitelor (Electronică aplicată - ELA, Licență, Anul 3, Semestrul 1)
- Programarea calculatoarelor și limbaje de programare 1 (Electronică aplicată - ELAen, Licență, Anul 1, Semestrul 1)
- Programarea calculatoarelor și limbaje de programare 2 (Electronică aplicată - ELAen, Licență, Anul 1, Semestrul 2)
- Structuri de date și algoritmi (Electronică aplicată - ELAen, Licență, Anul 2, Semestrul 1)
- Circuite integrate digitale (Electronică aplicată - ELAen, Licență, Anul 2, Semestrul 2)
- Circuite integrate digitale (Tehnologii și Sisteme de Telecomunicații - TST, Licență, Anul 2, Semestrul 2)
- Circuite integrate digitale (Tehnologii și Sisteme de Telecomunicații - TSTen, Licență, Anul 2, Semestrul 2)



Universitatea Națională de Știință și Tehnologie Politehnica București
Facultatea de Electronică, Telecomunicații și
Tehnologia Informației



- Electronică digitală (Ingineria Informației - INF, Licență, Anul 2, Semestrul 2)
- Circuite integrate digitale (Rețele și Software de Telecomunicații - RST, Licență, Anul 2, Semestrul 2)
- Procesare digitală în microsisteme (Microsisteme - MS, Masterat, Anul 1, Semestrul 1)
- Proiectare digitală avansată (Microelectronică Avansată - AM, Masterat, Anul 1, Semestrul 2)
- Verificare funcțională (Calcul Avansat în Sisteme Embedded - ACES, Masterat, Anul 1, Semestrul 1)