Universitatea Naţională de Ştiinţă şi Tehnologie Politehnica Bucureşti
Facultatea de Electronică, Telecomunicaţii şi
Tehnologia Informaţiei

FIŞA DISCIPLINEI

1. Date despre program

1.1 Instituţia de învăţământ superior	**Universitatea Naţională de Ştiinţă şi Tehnologie Politehnica Bucureşti**
1.2 Facultatea	**Electronică, Telecomunicaţii şi Tehnologia Informaţiei**
1.3 Departamentul	**Dispozitive, Circuite şi Arhitecturi Electronice**
1.4 Domeniul de studii	Inginerie Electronică, Telecomunicaţii şi Tehnologii Informaţionale
1.5 Ciclul de studii	Licenţă
1.6 Specializarea	Microelectronică, Optoelectronică şi Nanotehnologii

2. Date despre disciplină

2.1 Denumirea disciplinei (ro) (en)				Arhitectura microprocesoarelor 2. Microcontrolere Microprocessor architecture 2. Microcontrollers			
2.2 Titularul activităţilor de curs				Prof. Dr. Sorin Zoican			
2.3 Titularul activităţilor de seminar / laborator				Prof. Dr. Sorin Zoican			
2.4 Anul de studiu	2	2.5 Semestrul	2	2.6. Tipul de evaluare	E	2.7 Regimul disciplinei	Ob
2.8 Tipul disciplinei		D	2.9 Codul disciplinei	04.D.04.O.018		2.10 Tipul de notare	Nota

3. Timpul total estimat (ore pe semestru al activităţilor didactice)

3.1 Număr de ore pe săptămână	3.5	Din care: 3.2 curs	2	3.3 seminar/laborator	1.5
3.4 Total ore din planul de învăţământ	49	Din care: 3.5 curs	28	3.6 seminar/laborator	21
Distribuţia fondului de timp:					ore
Studiul după manual, suport de curs, bibliografie şi notiţe Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate Pregătire seminarii/ laboratoare/proiecte, teme, referate, portofolii şi eseuri					45
Tutorat					0
Examinări					6
Alte activităţi (dacă există):					0

3.7 Total ore studiu individual	51.00
3.8 Total ore pe semestru	100
3.9 Numărul de credite	4

4. Precondiţii (acolo unde este cazul)

4.1 de curriculum	Parcurgerea următoarelor discipline: • Dispozitive si circuite electronice, Circuite integrate digitale, Arhitectura microprocesoaelor 1
4.2 de rezultate ale învăţării	Acumularea următoarelor cunoştinţe: • Cunoasterea circuitelor digitale simple (la nivel functional), arhitectura de baza a unui microprocesor

5. Condiţii necesare pentru desfăşurarea optimă a activităţilor didactice (acolo unde este cazul)

5.1 Curs	Cursul se va desfăşura într-o sală dotată cu videoproiector şi calculator.
5.2 Seminar/ Laborator/Proiect	Laboratorul se va desfăşura într-o sală cu dotare specifică, care trebuie să includă: calculatoare si software instalat: CVAVR, Astudio, Visual DSP++

6. Obiectiv general *(Se referă la intenţiile profesorilor pentru studenţi, la ceea ce studenţii vor fi învăţaţi în timpul cursului. Oferă o orientare cu privire la locul cursului în cadrul domeniului ştiinţific abordat, precum şi la rolul pe care acesta îl are în cadrul specializării studiate. Vor fi descrise de o manieră generală tematicile abordate, justificarea includerii cursului în planul de învăţământ al specializării studiate etc.)*

Această disciplină se studiază în cadrul domeniului Inginerie Electronică, Telecomunicaţii şi Tehnologii Informaţionale /specializării Reţele şi software de telecomunicaţii şi îşi propune să familiarizeze studenţii cu principalele abordări, modele şi teorii explicative ale domeniului, utilizate în rezolvarea de aplicaţii practice şi probleme, cu relevanţă pentru stimularea procesului de învăţare la studenţi.
Disciplina abordează ca tematică specifică noţiuni de bază/avansate, concepte şi principii specifice, in domeniul arhitecturilor de microprocesoare (componentele microprocesorului si interactiunea dintre acestea), limbajelor de programare in limbaj de asamblare si proiectarea unui sistem cu microprocesor din punct de vedere hardware si software, toate acestea contribuind la transmiterea/formarea către/la studenţi a unei viziuni de ansamblu asupra reperelor metodologice şi procedurale aferente domeniului

7. Competenţe *(Capacitatea dovedită de a utiliza cunoştinţe, aptitudini şi abilităţi personale, sociale şi/sau metodologice în situaţii de muncă sau de studiu şi pentru dezvoltarea profesională şi personală. Reflectă cerinţele angajatorilor.)*

Specifice	Demonstrează că deţine cunoştinţe de bază/avansate în domeniul Inginerie Electronică, Telecomunicaţii şi Tehnologii Informaţionale Corelează cunoştinţele din diverse domenii (circuite electronice, programare,) pentru rezolvarea unor probleme cu ajutorul unui sistem cu microprocesor. Aplică în practică cunoştinţele de algoritmizare si limbaje de programare prin crearea unor programe in limbaj de asamblare cu toate etapele necesare: descriere formala, scriere cod, testare si depanare. Aplică metode şi instrumente standardizate, specifice domeniului, pentru realizarea procesului de evaluare şi diagnoză a unei situaţii, în funcţie de problemele identificate/raportate, şi identifică soluţii. Argumentează si analizează coerent şi corect contextul de aplicare a cunostinţelor de bază ale domeniului, utilizând concepte cheie ale disciplinei şi metodologia specifică. Comunicare orală şi în scris în limba română: utilizează vocabularul ştiinţific specific domeniului, în vederea comunicării eficace, în scris şi oral. Comunicare orală şi în scris într-o limba străină (engleză): demonstrează înţelegerea vocabularului aferent domeniului, într-o limbă străină.

Transversale (generale)	Lucrează în echipă şi comunică eficient, coordonându-şi eforturile cu ceilalţi pentru rezolvarea de situaţii problemă de complexitate medie. Autonomie şi gândire critică: abilitatea de a gândi în termeni ştiinţifici, de a căuta şi analiza date în mod independent, precum şi de a desprinde şi prezenta concluzii / identifica soluţii. Capacitate de analiză şi sinteză: prezintă în mod sintetic cunoştinţele dobândite, ca urmare a unui proces de analiză sistematică. Respectă principiile de etică academică: în activitatea de documentare citează corect sursele bibliografice utilizate. Pune în practică elemente de inteligenţă emoţională în gestionarea socio-emoţională adecvată a unor situaţii din viaţa reală/academică/profesională, demonstrând stăpânire de sine şi obiectivitate în luarea deciziilor sau în situaţii de stres.

8. Rezultatele învăţării *(Sunt enunţuri sintetice referitoare la ceea ce un student va fi capabil să facă sau să demonstreze la finalizarea unui curs. Rezultatele învăţării reflectă realizările studentului şi mai puţin intenţiile profesorului. Rezultatele învăţării informează studenţii despre ceea ce se aşteaptă de la ei din punct de vedere al performanţei, pentru a obţine notele şi creditele dorite. Sunt definite în termeni concreţi, folosind verbe similare exemplelor de mai jos şi indică ceea ce se va urmări prin evaluare. Rezultatele învăţării vor fi astfel redactate încât să fie evidenţiată clar relaţia faţă de competenţele definite la punctul 7.)*

Cunoştinţe	*Rezultatul asimilării de informaţii prin învăţare. Cunoştinţele reprezintă ansamblul de fapte, principii, teorii şi practici legate de un anumit domeniu de muncă sau de studiu. Pot fi teoretice şi/sau faptice.* Crearea abilităţilor de a aplica cunoştinţele generale privind atributele de arhitectură ale microcontrolelor pentru diverse proiecte si realizarea acestora la nivel hardware si software. Posibilitatea de a evalua pe baza criteriilor de performanţă însuşite ce microcontroler anume şi în ce manieră poate fi acesta utilizat pentru o eficientă rezolvare a unor probleme concrete.
Aptitudini	*Capacitatea de a aplica cunoştinţe şi de a utiliza know-how pentru a duce la îndeplinire sarcini şi a rezolva probleme. Aptitudinile sunt descrise ca fiind cognitive (implicând utilizarea gândirii logice, intuitive şi creative) sau practice (implicând dexteritate manuală şi utilizarea de metode, materiale, unelte şi instrumente).* Selectează şi grupează informaţii relevante într-un context dat. •Utilizează argumentat principii specifice în vederea rezolvarii cu ajutorul unui program a unor probleme diverse. •Lucrează productiv în echipă. •Elaborează un text ştiinţific. •Verifică experimental soluţii identificate. •Rezolvă aplicaţii practice. •Interpretează adecvat relaţii de cauzalitate. •Analizează şi compară diverse moduri de rezolvare a unei probleme •Identifică soluţii şi elaborează planuri de rezolvare. •Formulează concluzii la problemele realizate. •Argumentează soluţiile identificate si modurile de rezolvare.

Responsabilitate și autonomie	*Capacitatea cursantului de a aplica în mod autonom și responsabil cunoștințele și aptitudinile sale.* Selectează surse bibliografice potrivite şi le analizează. •Respectă principiile de etică academică, citând corect sursele bibliografice utilizate. •Demonstrează receptivitate pentru contexte noi de învățare. •Manifestă colaborare cu ceilalți colegi și cadre didactice în desfășurarea activităților didactice •Demonstrează autonomie în organizarea situației/contextului de învățare sau a situației problemă de rezolvat •Manifestă responsabilitate socială prin implicarea activă în viața socială studențească/implicare în evenimentele din comunitatea academică •Promovează/contribuie prin soluții noi, aferente domeniului de specialitate pentru a îmbunătăți calitatea vieții sociale. •Conştientizează valoarea contribuției sale în domeniul ingineriei la identificarea de soluții viabile/sustenabile care să rezolve probleme din viața socială și economică (responsabilitate socială). •Aplică principii de etică/deontologie profesională în analiza impactului tehnologic al soluțiilor propuse în domeniul de specialitate asupra mediului înconjurător. •Analizează și valorifică oportunități de afaceri/de dezvoltare antreprenorială în domeniul de specialitate. •Demonstrează abilități de management al situațiilor din viața reală (gestionarea timpului colaborare vs. conflict).

9. Metode de predare *(Se vor avea în vedere metode care să asigure predarea centrată pe student. Se va descrie modul în care se asigură participarea studenților la stabilirea propriului parcurs de învățare, cum se identifică eventualele rămâneri în urmă și ce măsuri remediale se adoptă în astfel de cazuri.)*

Pornindu-se de analiza caracteristicilor de învățare ale studenților şi de la nevoile lor specifice, procesul de predare va explora metode de predare atât expozitive (prelegerea, expunerea), cât şi conversative-interactive, bazate pe modele de învățare prin descoperire facilitate de explorarea directa şi indirectă a realității (experimentul, demonstrația, modelarea), dar şi pe metode bazate pe acțiune, precum exercițiul, activitățile practice şi rezolvarea de probleme.
În activitatea de predare vor fi utilizate prelegeri, în baza unor prezentări care vor fi puse la dispoziția studenților. Fiecare curs va debuta cu recapitularea capitolelor deja parcurse, cu accent asupra noțiunilor parcurse la ultimul curs.
Prezentările utilizează imagini şi scheme, astfel încât informațiile prezentate să fie uşor de înțeles şi asimilat.
Acestă disciplină acoperă informații şi activități practice menite să-i sprijine pe studenți în eforturile de învățare şi de dezvoltare a unor relații optime de colaborare şi comunicare într-un climat favorabil învățării prin descoperire.
Se va avea în vedere exersarea abilităţilor de ascultare activă şi de comunicare asertivă, precum şi a mecanismelor de construcţie a feedback-ului, ca modalităţi de reglare comportamentală în situații diverse şi de adaptare a demersului pedagogic la nevoile de învățare ale studenților.
Se va exersa abilitatea de lucru în echipă pentru rezolvarea diferitelor sarcini de învățare.

10. Conținuturi

CURS		
Capitolul	**Conținutul**	**Nr. ore**

1	1.Interfete de intrare iesire (IO) 1.1. Tipuri de tranferuri IO 1.2. Protocoale de transfer 1.3. Exemple de porturi IO	6
2	2. Prezentarea nucleului de microcontrolere de uz general (Atmel, XMC 4500) 2.1. Moduri de lucru 2.2. Setul de registre 2.3. Memoria şi porturile 2.4. Setul de instrucţiuni	6
3	3. Microcontrolere DSP (ADSP2181) 3.1. Formatul datelor 3.2. Registrele unitatilor aritmetice 3.3. Instrucţiuni de prelucrare a datelor în virgulă fixa	6
4	4. Procesoare CISC evoluate 80x86 - gestionarea memoriei, mecanismul protecţiei si multiprocesare 4.1. Memoria virtuală 4.2. Mecanismul segmentarii si paginării 4.3. Tabele de descriptori 4.4. Translatarea adresei virtuale şi structura descriptorului de segment 4.5. Protecţia datelor şi a programelor	4
5	5. Principiile procesoarelor RISC – utilizarea pipe-line 5.1. Pipe – line in arhitectura RISC 5.2. Caracteristici ale arhitecturii RISC 5.3. Comparatie intre arhitecturile CISC, RISC si DSP (performante si complexitate)	2
6	6. Procesoare evoluate post RISC 8.1. Elemente RISC în procesoare CISC “clasice” 8.2. Pentium – caracteristici generale 8.3. Registrele procesoarelor Pentium 8.4. Schema bloc funcţională a unităţilor de prelucrare 8.5. Predicţia dinamică a salturilor	4
	Total:	28

Bibliografie:

- - Sorin Zoican, „Microprocesoare si microcontrolere. Aplicatii”, Editura Politehnica Press, Bucuresti, 2011
- - C. Burileanu s.a., “Microprocesoarele x86 – o abordare software”, Ed. “Grupul microInformatica”, Cluj-Napoca, 1999.
- - notite curs – platforma moodle

LABORATOR

Nr. crt.	Conţinutul	Nr. ore
1	Prezentarea unui mediu de dezvoltare pentru microcontrolere cu nucleu Atmel (CVAVR si Astudio)	2
2	Prezentarea mediului de dezvoltare pentru procesoare Infineon (XMC4500) – DAVE CE	2
3	Prezentarea mediului de dezvoltare pentru procesoare DSP ADSP2181 – Visual DSP++	2
4	Implementarea circuitelor logice si proceselor secventiale prin logica programata	2

5	Aplicatii dezvoltate cu DAVE CE (IO, Timere, DMA)	2
6	Aplicatie de prelucrare de semnal (cu ADSP2181)	2
7	Colocviu final de laborator	2
	Total:	14

Bibliografie:
- Sorin Zoican, „Microprocesoare si microcontrolere. Aplicatii”, Editura Politehnica Press, Bucuresti, 2011
-www.elcom.pub.ro/discipline/amp2

11. Evaluare

Tip activitate	11.1 Criterii de evaluare	11.2 Metode de evaluare	11.3 Pondere din nota finală
11.4 Curs	-cunoaşterea noţiunilor teoretice fundamentale; -cunoaşterea modului de aplicare a teoriei la probleme specifice; -analiza diferenţială a tehnicilor şi metodelor teoretice.	- Teme de casa sau lucrari la curs (30% din punctajul final) - Examen scris în sesiunea deexamene (50% din punctajulfinal) Temele de casa (lucrarile lacurs) nu se vor recupera laexamenul final.	80%
11.5 Seminar/laborator/proiect	- -cunoaşterea modului de scriere a unui program in limbaj de asmablare pentru rezolvarea unei probleme date; -cunoaşterea modului de utilizare a unor unelte pentru dezvoltarea, simularea si depanarea programelor -demonstrarea funcţionării programelor realizate	colocviu final de laborator . Sunt evaluate atât înţelegerea aspectelor teoretice, cât şi abilitatea de a implementa în C algoritmi simpli sau de dificultate medie; - evaluarea activităţii în timpul şedinţelor de laborator	20%
11.6 Condiţii de promovare			
- obţinerea punctajului minim de 50% după finalizarea evaluărilor realizate în cadrul disciplinei. **Atentie***:* *Orice altă* condiţie de promovare trebuie avizată de Consiliul Facultăţii.			

12. Coroborarea conţinutului disciplinei cu aşteptările reprezentanţilor angajatorilor şi asociaţiilor profesionale reprezentative din domeniul aferent programului, precum şi cu stadiul actual al cunoaşterii în domeniul ştiinţific abordat şi practicile în instituţii de învăţământ superior din Spaţiul European al Învăţământului Superior (SEÎS)

Prin activitățile desfășurate, studenții dezvoltă abilități de a oferi soluții unor probleme și de a propune idei de îmbunătățire a situației existenței în domeniul Inginerie Electronică, Telecomunicații și Tehnologii Informaționale, ramura industrială Retele si software de telecomunicatii
În dezvoltarea conținutului disciplinei s-au avut în vedere cunoștințe descrise de literatura de specialitate si cercetările proprii publicate si prezentate.

Universitatea Naţională de Ştiinţă şi Tehnologie Politehnica Bucureşti

Facultatea de Electronică, Telecomunicaţii şi

Tehnologia Informaţiei

Cursul are un conţinut similar cursurilor desfăşurate de universitatea POLITEHNICA din Bucuresti.
Se are în vedere dezvoltarea abilităţilor absolventului de a gestiona situaţii practice cu care se poate confrunta în viaţa reală în scopul creşterii contribuţiei acestuia la îmbunătăţirea mediului socio-economic.

Data completării	Titular de curs	Titular(i) de aplicaţii
21.09.2026	Prof. Dr. Sorin Zoican	Prof. Dr. Sorin Zoican

Data avizării în departament	Director de departament
22.09.2026	Prof. Dr. Claudius Dan

Data aprobării în Consiliul Facultăţii	Decan
22.09.2026	Prof. Dr. Mihnea Udrea